

Wir sind ein bekannter Technologiepartner aus Dresden, der sich auf Embedded Software- und Hardwareentwicklung für IoT-Lösungen konzentriert hat. Seit 2007 bieten wir Dienstleistungen im Bereich Elektronik- und Softwareentwicklung an. In den letzten 5 Jahren haben wir uns auf IoT-Lösungen spezialisiert und entwickeln Produkte für das Internet of Things. Besonders Produkte aus den Bereichen Smart Home, Smart Energy und Smart Industry sind unsere Leidenschaft.

(Senior-) Digital Designer (m/w/d)

Aufgaben:

- Mitwirkung bei der Definition der Architektur von digitalen Blöcken nach Kundenspezifikation für ASIC- und FPGA-Designs
- Verantwortung für das RTL-Design (VHDL, Verilog) von digitalen Blöcken und deren Integration auf Systemebene
- Entwicklung und Validierung von FPGAs/SoCs (ModelSim, Altera-Quartus/Xilinx® - ISE)
- Unterstützung und Durchführung der funktionalen Verifikation auf Chip- und Blockebene
- Erfahrung in Synthese für unterschiedlichste Zieltechnologien
- Unterstützung bei Produktqualifikation, Test und Ramp-up
- Entwicklungsbegleitende Dokumentation

Anforderungen:

- Abgeschlossenes Studium der Elektrotechnik oder eine vergleichbare Qualifikation
- Mehrjährige Erfahrung im Bereich SoC Design, digitales Design und Verifikation
- Kenntnisse in Hardware-Beschreibungssprachen (VHDL oder Verilog und SystemVerilog)
- Erfahrung in der Entwicklung von Verifikationsmethodiken und Infrastrukturen für Testbenches
- Erfahrung im Schreiben von Testfällen in Verilog und C
- Erfahrung mit High Speed Protokollen (z.B. DDRx-RAM, PCI Express) und Code Coverage Analyse
- Verhandlungssichere Deutsch- und Englischkenntnisse

Du besitzt die Fähigkeit dich schnell in neue Themen einzuarbeiten und komplexe Aufgabenstellungen zielgerichtet anzugehen? Du arbeitest gern eigenverantwortlich in kleineren Projektteams und pflegst einen offenen und direkten Kommunikationsstil? Dann werde ein Teil von uns. Wir freuen uns auf Deine Bewerbung!

Bitte schicke Deine Bewerbungsunterlagen an: **karriere@deveritec.com**